

FE D'ERRADES

Portada de la memòria i de l'annex

El nom del director del projecte s'ha de reemplaçar. Ha de constar **Jordi Serra i Espauella** en comptes de **Jordi Serra i Serra**.

Pàgina 24 de l'Annex1: Cal incloure després de la línia:

```
Configuracio.StopBits = ONESTOPBIT; //1 bit de parada
```

Les següents línies:

```
Configuracio.fOutxCtsFlow = 0; //Desactiva CTS. Si està activada, s'envien les dades només quan el pin CTS està a 1
```

```
Configuracio.fOutxDsrFlow = 0 ; //Desactiva DSR. Si està activat, s'envien les dades només quan el pin DSR està a 1.
```

```
Configuracio.fOutX = 0; //No XON/XOFF. Si és igual a 1, el caràcter XoffChar pararia l'enviada i XonChar la començaria.
```

```
Configuracio.fInX = 0; //No XON/XOFF. Enviariem el caràcters XonChar i XoffChar.
```

Pàgina 60 de la memòria: S'ha de corregir l'error autogràfic del títol de l'apartat 4.5. Cal substituir la paraula "EXECUSIÓ" per "EXECUCIÓ"

FE D'ERRADES

Pàgina 40 de la memòria: Després del segon paràgraf s'ha d'incloure:

S'ha de tenir en comte, també, els protocols de *handshaking* que poden està establerts. És necessari desactivar els dos protocols que hi poden haver configurats.

- Protocol per software:
 - - Hem de desactivar XON i XOFF ja que sinó:
 - S'enviaria el caràcter configurat a XOFFCHAR quan la mida del buffer d'entrada passés d'un limit establert. Si la mida del buffer tornés a entrar dins els límits s'enviaria XONCHAR.
 - S'aturaria la recepció si es rep el caràcter XOFFCHAR i es continua la recepció si es rep el caràcter XONCHAR

El microcontrolador podria rebre els valors dels caràcters XOFFCHAR i XONCHAR, que serien dades addicionals en la trama i no vàlides.

- Protocol per hardware:
 - Hem de desactivar la monitorització per CTS (Clear to send) i DSR (data set ready) ja que sinó:
 - Si el pin CTS i DSR no estan activats no es permet la transmissió de dades.

Pel que fa els pins de RTS i DSR, si estan habilitats, s'enviarà senyal en funció de la mida del buffer d'entrada. Com que aquests pins no estan connectats en cap entrada del microcontrolador no ens afecta.

La configuració quedarà de la següent manera:

```
configuracio.BaudRate = CBR_57600;  
configuracio.ByteSize = 8;  
configuracio.Parity = NOPARITY;  
configuracio.fParity = FALSE;  
configuracio.StopBits = ONESTOPBIT;  
configuracio.fOutxCtsFlow = 0;  
configuracio.fOutxDsrFlow = 0;  
configuracio.fOutX = 0;  
configuracio.fInX = 0;
```